



◆ 開催日時: 2016年 7月29日(金) 10:30~16:00

◆ 会場: 東北大学 大学院工学研究科 中央棟2階大会議室  
〈参加費無料、参加登録不要ですので、奮ってご参加ください。〉

★ 分析セミナー 10:30~12:00

10:30~10:35 「開催挨拶」

遠藤哲郎 東北大学 国際集積エレクトロニクス研究開発センター センター長、  
工学研究科 教授

10:35~11:00 「CIESコンソーシアムにおけるSTT-MRAMの研究開発」

遠藤哲郎 東北大学 国際集積エレクトロニクス研究開発センター センター長、  
工学研究科 教授

11:00~11:30 「磁気トンネル接合素子集積化における物理解析技術」

丹羽正昭 東北大学 国際集積エレクトロニクス研究開発センター 教授

11:30~12:00 「最先端デバイスの研究開発を支援する分析技術」

木村耕輔 (株)東レリサーチセンター 形態科学研究部 研究員

★ ポスターセッション 12:30~16:00

半導体、磁性体、電池など最新技術を紹介

〈 問合せ先 〉 東北大学 国際集積エレクトロニクス研究開発センター (CIES)  
研究開発部門 教授 丹羽正昭  
niwa.masaaki@cies.tohoku.ac.jp (●を@に入れ替えて下さい。)  
tel: 022-796-3408